

# Sumário

<b>Capítulo I – Metodologia de desenvolvimento</b> .....	<b>7</b>
1. Introdução .....	7
<b>Capítulo II – Processador 6502</b> .....	<b>8</b>
1. Introdução .....	8
2. Barramentos de acesso .....	9
3. 6502 Simulator .....	11
4. Registradores .....	12
<b>Capítulo III – Programação em Assembly</b> .....	<b>14</b>
1. Introdução .....	14
2. LDA .....	14
3. LDX .....	15
4. LDY.....	16
5. Comentários .....	17
6. ADC.....	18
7. SBC .....	19
8. STA.....	20
9. STX.....	21
10. STY .....	22
11. INC.....	23
12. INX .....	24
13. INY .....	24
14. DEC .....	25
15. DEX .....	26
16. DEY .....	27
17. AND .....	28
18. ORA .....	29

19. EOR.....	30
20. ASL.....	31
21. LSR.....	32
22. ROL.....	33
23. ROR.....	34
24. CMP.....	35
25. CPX.....	37
26. CPY.....	38
27. NOP.....	40
28. CLC.....	40
29. SEC.....	41
30. BCC.....	42
31. BCS.....	43
32. BNE.....	44
33. BEQ.....	45
34. JMP.....	46
35. JSR e RTS.....	47
36. TAX.....	47
37. TAY.....	48
38. TXA.....	49
39. TYA.....	50