

# Sumário

<b>I. Metodologia de desenvolvimento</b>	<b>6</b>
1. Introdução	6
<b>II. Expansão de saídas com shift register</b>	<b>7</b>
1. 74HC164	7
2. Esquema elétrico	12
3. Fluxograma do exemplo I	13
4. Código fonte do exemplo I	13
5. Fluxograma do exemplo II	22
6. Código fonte do exemplo II	23
7. Shift register em cascata	25
8. Esquema elétrico do exemplo III	28
9. Código fonte do exemplo III	29
<b>III. PGA</b>	<b>31</b>
1. Conceito	31
2. Esquema elétrico	37
3. Fluxograma	38
4. Código fonte	41
<b>Referências</b>	<b>45</b>