

# Sumário

|                                                  |           |
|--------------------------------------------------|-----------|
| <b>I. Metodologia de desenvolvimento</b>         | <b>6</b>  |
| 1. Introdução                                    | 6         |
| <b>II. Expansão de saídas com shift register</b> | <b>7</b>  |
| 1. 74HC164                                       | 7         |
| 2. Esquema elétrico                              | 12        |
| 3. Fluxograma do exemplo I                       | 12        |
| 4. Código fonte do exemplo I                     | 13        |
| 5. Fluxograma do exemplo II                      | 22        |
| 6. Código fonte do exemplo II                    | 23        |
| 7. Shift register em cascata                     | 25        |
| 8. Esquema elétrico do exemplo III               | 27        |
| 9. Código fonte do exemplo III                   | 28        |
| <b>Referências</b>                               | <b>30</b> |