

Sumário

I. Metodologia de desenvolvimento	6
1. Introdução	6
II. Expansão de saídas com shift register	7
1. 74HC164	7
2. Esquema elétrico	12
3. Fluxograma do exemplo I	13
4. Código fonte do exemplo I	13
5. Fluxograma do exemplo II	22
6. Código fonte do exemplo II	23
7. Shift register em cascata	25
8. Esquema elétrico do exemplo III	28
9. Código fonte do exemplo III	29
III. Relógio digital	31
1. Conceito	31
2. Esquema elétrico	31
3. Fluxograma	33
4. Código fonte	34
IV. Despertador digital	38
1. Conceito	38
2. Programação	38
Referências	43